

GENEL AMAÇLI BİR BULANIK MANTIK DENETLEYİCİNİN TASARIMI VE GERÇEKLEŞTİRİLMESİ

Ö. Farnuk BAY¹ İsmail ATACAK²

Gazi Üniversitesi

Teknik Eğitim Fakültesi

Elektronik Bilgisayar Eğitimi Bölümü

Teknikokullar / ANKARA

e-mail¹:bay@tef.gazi.edu.tr

e-mail²:iatacak@tef.gazi.edu.tr

Anahtar Kelimeler: Bulanık mantık, Bulanık mantık denetleyicileri

ABSTRACT

In this article, a general purpose fuzzy logic controller with 10 input 1 output (called GA-BMD) is designed and implemented. GA-BMD can be used in control of all systems which have up to 10 inputs and one output. A 16 input 1 output with 12 bit resolution interface card is used for analog input/output purposes. The temperature control of a room is taken as an application example for GA-BMD. In this application the inner temperature, the outer temperature the humidity and the weather quality are chosen as input variables. And required heater power is specified as the output.

1.GİRİŞ

Bulanık kümə teorisi, son yıllarda denetlenmesinde uzman bir kişinin bilgisini gerektiren süreç kontrol uygulamaları için önemli bir yere sahip olmaktadır. Bu teori ilk olarak 1965 yılında Lutfi A Zadeh tarafından matematiksel bir çalışma olarak ortaya atılmıştır. Bu fikir, klasik kümə teorisinin genelleştirilmiş bir hali olarak düşünülmüştür. Son on yıl zarfında Zadeh' in bu çalışması doğrultusunda bu konuda bir çok çalışma yapılmış olup, özellikle Japon araştırmacılar bu çalışmanın pratik olarak uygulanmasında önemli gelişmeler kaydetmiştir [1,2,3].

Bulanık mantık, insanların esnek ve değişken yapısını dikkate alan bir kontrol algoritmasıdır. Bilgiler arasında sebep-sonuç ilişkisi kurarak doğru ve mantıksal bir sonuç üretir. Bu işlemin yapılabilmesi için ilk olarak, sisteme ait değişkenlerin belirlenmesi gerekmektedir. Bu değişkenlerin alacağı değerler belirli sınırlar içerisinde gruplandırılarak bulanık kümeler haline getirilir. Bulanık mantıkta bu gruplama işlemi, üyelik fonksiyonları vasıtası ile gerçekleştirilir. Üyelik fonksiyonları, keskin değerlerin ne oranda, hangi kümeye ait olduğunu tespit eden bir nitelikidir. Daha sonra denetlenecek sistemle ilgili tüm olası durumlar dikkate alınarak kural tabanı oluşturulur. Bu kurallar, bir kontrol

algoritması ile değerlendirilerek sisteme gönderilecek bilgi tespit edilir [4,5].

Bu makalede, on girişli, bir çıkışlı, genel amaçlı bir bulanık mantık denetleyicisi tasarlanmıştır ve gerçekleştirılmıştır. Bu denetleyici, GA-BMD (Genel Amaçlı Bulanık Mantık Denetleyici) olarak isimlendirilmiştir. GA-BMD, giriş sayısı 1 ile 10 arasında değişen, çıkış ise tek olan tüm sistemlerin denetlenmesinde kullanılabilen niteliktedir. GA-BMD ile deneyel amaçlı yapılacak çalışmalarında bulanık mantık denetleyicilerinin klasik mantık denetleyicilerine göre üstünlükleri de gözlenebilecektir. Bu şekilde özellikle laboratuar uygulamaları için esnek bir sistem kazanılmış olmaktadır.

2.GA-BMD'NİN TASARIMI VE GERÇEKLEŞTİRİLMESİ

Bu çalışmada on girişli tek çıkışlı genel amaçlı bulanık mantık denetleyicisinin tasarımını yapılmıştır. Ayrıca bir uygulama örneği olarak verilen sistemin kontrolünde dikkate alınan işlem basamakları anlatılmıştır. GA-BMD, giriş sayısı 1 ile 10 arasında değişen tüm sistemlerin denetlenmesinde kullanılabilen niteliktedir.

GA-BMD, yazılım ve donanım olarak iki kısımdan oluşmaktadır. GA-BMD ile herhangi bir sistemin

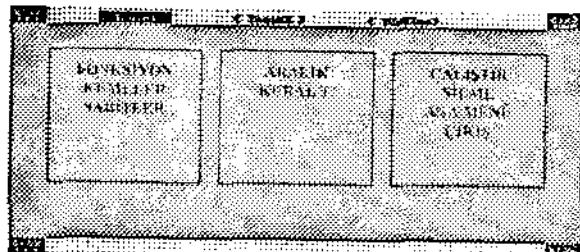
denetlenebilmesi için, o sisteme ait bilgilerin tanımlanması gerekmektedir. Denetlenecek sisteme ait bilgilerin tanımlanabilmesi ve bu sistemin denetlenebilmesi için iki ayrı menü hazırlanmıştır. Şekil-1'de gösterildiği gibi, ilk menüde Yardım, Yeni Sistem, Eski Sistem ve Çıkış olmak üzere 4 ayrı seçenek bulunmaktadır. Yardım seçenekinde denetleyicinin kullanılmasına ait bilgiler yer almaktadır. Yeni Sistem seçeneği seçildiğinde zaman denetlenecek sisteme ait değişkenlerin tanımlanmasına imkan sağlayan Tamam Menüsü'ne geçilir. Eski Sistem seçeneği seçildiğinde daha önceden tanımlanmış olan 10 farklı sisteden birisi seçilerek, seçilen sisteme ait bilgilerin dikkate alınması sağlanır.



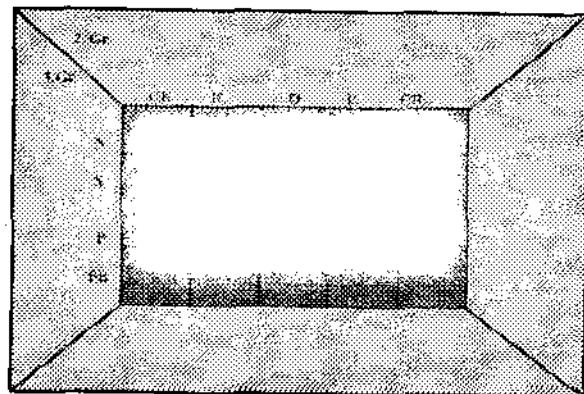
Şekil-1: Denetleyiciye ait temel seçenekleri içerisinde bulunan ana menü

İkinci menü, Şekil-2'de gösterildiği gibi, Tanım-1, Tanım-2 ve Yürütme olmak üzere üç ayrı seçenekten oluşmaktadır. Bu menüde, Tanım-1 seçeneğinde ilgili sisteme ait üyelik fonksiyonları, bulamk kümeleri ve üyelik fonksiyonlarına ait sabitler tanımlanmaktadır. Tanım-2 seçeneğinde giriş ve çıkış değişkeni için tanımlanmış üyelik kümelerine ait alt sınır, üst sınır ve kural tabanı değerleri tanımlanmaktadır. Denetlenecek sisteme ait değişkenlerin üyelik fonksiyonları, en fazla üç ayrı aralıktaki ifade edilebilirler. Üyelik fonksiyonları, iki veya daha az aralık için tanımlanacaksa, diğer aralık değerleri girilmemelidir. Üyelik fonksiyonunu tanımlanırken; değişken olarak x, sabitler olarak da a,b,c gibi harfler seçilmelidir. Bulamk kümelerin sayısı, 1 ile 7 arasında seçilebilecek şekilde düzenlenmiştir. Denetlenecek bir sistemin hassasiyetini artırmak için, bulamk klüse sayısı sınırlı olduğunda fazla tutulmalıdır. Üyelik fonksiyonunda a,b,c gibi harfler isimlendirilen sabit değerler, Sabitler seçeneği seçilerek tanımlanmaktadır. Böylece her bir bulamk klüse için aynı üyelik fonksiyonu

oluşturulabilmektedir. Aralık seçeneğinde üyelik kümelerine ait alt ve üst sınır değerleri tanımlanmaktadır. Kural tabanı seçeneğinde ise, denetlenecek sistemi sonucu ulaşan denetim kuralları tanımlanmaktadır. Şekil-3'te, tanımlanan bulamk kümelerin sayılarına göre denetim kurallarını girmemize olanak sağlayan tablo gösterilmiştir. PC'nin algılayıcıdan aldığı sinyallerle irtibatı, ara birim devresi ile sağlanmaktadır.



Şekil-2: Denetlenecek sisteme ait değişkenlerin tanımlandığı tanım menüsü

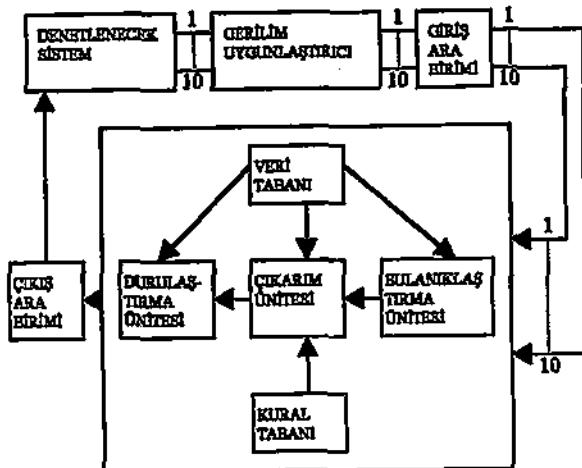


Şekil-3: Denetlenecek sisteme ait kural tabanı tablosu

2.1. GA-BMD' DE KONTROL BASAMAKLARININ OLUŞTURULMASI

GA-BMD' nin denetlenecek sistemle olan bağlantısı Şekil-4'teki blok şemasında verilmektedir. Denetlenecek sistem çıkışından elde edilen veriler PC' ye uygulanmadan önce uygunlaştırıcı ara devreler kullanılarak, (-9 volt) -(+9 volt) arasındaki bir değere dönüştürülmesi gerekmektedir. Bu değerler, ara birim kartı üzerinden PC' ye gönderilmektedir. Bulamk mantık denetleyicisine gelen sayısal değerler, bulamklaştırma ünitesinde bulamk değerler haline getirilmektedir. Çıkarım ünitesi, bu değerlerle kural tabanındaki değerleri karşılaştırarak bulamk bir çıkışın yapmakta ve çıkışın işleminin sonucunu döndürme ünitesine

aktarmaktadır. Bu ünitede, bulamk değerler üzerinde bir ölçü değişikliği yapılarak sayısal değerler elde edilmektedir.

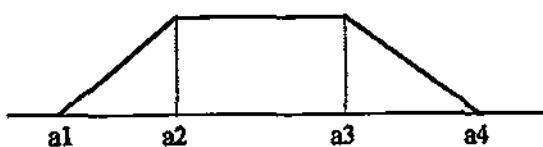


Şekil-4: Bulamk mantık denetleyicisinin sistem bağlantısı

Ortadan sensörler aracılığı ile alınan iç ortam sıcaklığı, dış ortam sıcaklığı, nem ve hava kalitesi bilgileri gerilim uygunlaştırıcı devrede yükseltilerek arabirim devresi üzerinden denetleyici sistemin ilk dört girişine uygulanmıştır.

2.1.1 Bulamklaştırma İşlemleri

Bulamklaştırma ünitesi, denetlenecek sistemin gelen sayısal değerler üzerinde ölçü değişikliği yaparak bulamk değerler üretmektedir. Bulamklaştırma işlemi, üyelik fonksiyonlarını vasıtasi ile gerçekleştirilmektedir. Bulamk mantık denetleyicilerinde, üyelik fonksiyonlarının seçilmesi ve gruplandırılması oldukça önemlidir. Seçilecek üyelik fonksiyonun denetlenecek sisteme uygun olması gerekmektedir. Aksi takdirde, sistemin denetlenmesi sırasında istenilen verim elde edilememektedir [6,7,8]. Denetlenecek sisteme ait giriş değişkenlerinin üyelik fonksiyonları, Şekil-5'te gösterildiği gibi parçalı fonksiyonlar şeklinde ifade edilmektedir.



Şekil-5: Denetlenecek sistemde kullanılan parçalı fonksiyon

Geçerleştirilen denetleyicide, üyelik fonksiyonları 3 ayrı aralıktaki tamamlanmaktadır. Tamamlanacak fonksiyon, iki veya daha az aralıktaki temsil ediliyor ise diğer aralıkların boş bırakılması gerekmektedir. Bu aralıklar, a1-a2, a2-a3, a3-a4 şeklinde verilmektedir. İki aralıktaki tamamlanacak bir fonksiyon dikkate alırsak, fonksiyon a1-a2, a3-a4 aralığında tamamlanarak diğer aralık boş bırakılarak geçilmelidir. Sistem, her giriş değişkeni için farklı bir üyelik fonksiyonunu tamamlanacak şekilde düzenlenmiştir. Bu, tasarımcıya denetlenecek sistem için en uygun üyelik fonksiyonunu seçme imkanı sağlamaktadır. Denetleyici sistem, on giriş ve tek çıkış sistemlerde kullanılabilmektedir. Boş kalan girişler için üyelik fonksiyonu tamamlanmamaktadır.

Bulamk kümeler, Kümel adlı seçenek kullanılarak tanımlanmaktadır. İlk olarak, her bir giriş için tanımlanacak bulamk kümeye sayısı girilmektedir. Sonra, her bir giriş için tespit edilen kümeler tamamlanmaktadır. Kümelere tespit edilen alt ve üst sınır değerleri, Sabitler adlı seçenek seçilerek girilebilmektedir.

2.1.2 Kural Tabanının Oluşturulması

Bu ünitede, giriş değerlerinin ikili olarak karşılaştırılması sonucunda elde edilen kontrol kuralları yer almaktadır. Bu kurallar, girişte elde edilen verilere göre sistemin nasıl davranışını gerektiğini belirtmektedir. Tablo-1'de gösterildiği gibi kurallar ikili matrisler halinde düzenlenmiştir.

Tablo-1: Denetlenecek sisteme kural tabanının ikili matrisler halinde sıralanması

JEN	a1	a2	a3	a4	a5	a6	a7	a8	a9	a10
a1	1	0	0	0	0	0	0	0	0	0
a2	0	1	0	0	0	0	0	0	0	0
a3	0	0	1	0	0	0	0	0	0	0
a4	0	0	0	1	0	0	0	0	0	0
a5	0	0	0	0	1	0	0	0	0	0
a6	0	0	0	0	0	1	0	0	0	0
a7	0	0	0	0	0	0	1	0	0	0
a8	0	0	0	0	0	0	0	1	0	0
a9	0	0	0	0	0	0	0	0	1	0
a10	0	0	0	0	0	0	0	0	0	1

Bu denetleyicide tamamlanabilecek maksimum kural sayısı aşağıdaki formül ile bulunmaktadır:

$$N = K \cdot M \quad (1)$$

Burada N maksimum kural sayısım, K ikili olarak tanımlanmış matrisler arasındaki kural sayısım, M her bir giriş için oluşturulacak ikili matrislerin toplamını göstermektedir. Formül düzenlenirse;

$$N = K * \sum_{i=1}^9 \sum_{j=1}^{10} \mu_{ij} \quad (2)$$

Eşitliği elde edilmektedir. 10 giriş değişkeni ve her giriş değişkeni için 7 bulanık küme seçildiğinde, tanımlanabilecek maksimum kural sayısı;

$$N = (7 * 7) * \sum_{i=1}^9 \sum_{j=1}^{10} \mu_{ij} \quad (3)$$

$$N = 49 * (9+8+7+6+5+4+3+2+1) = 2205$$

Tablo- 2' de üç giriş ve her giriş için 2 bulanık küme tanımlanmış bir sisteme ait örnek kural tabanını gösterilmektedir.

Tablo-2: Üç girişli bir sistem için oluşturulan kural tabanı

	2 GR		3 GR		3 GR			
1	B	O	1	B	B	2	B	B
	O	K		O	K		O	K

2.1.3 Bulanık Çıkarım İşlemleri

Denetleyici sisteminde, çıkarım işlemleri, aşağıda verilen işlem basamakları dikkate alınarak gerçekleştirilmektedir.

1. Denetlenecek sisteminde gelen bilgiler, ara birim devresi ile 12 bit çözümlülükte okutulmaktadır.
2. Okutulan bilgilerin hangi kümenin elemamı olduğu tespit edilmektedir. Sonra, ilgili kümenin üyelik fonksiyonu seçilerek, giriş değerleri bulanıklaştırılmaktadır.
3. Bulanıklaşdırıcıdan gelen bulanık değerlere göre aktif olan kurallar işaretlenmekte ve her bir ikili karşılaştırma için tanımlanmış çıkış kazancı tespit edilmektedir.
4. Üyelik ağırlıklarının hesaplanması için max-min metodu kullanılmıştır. Bu metotta, önce üyelik ağırlıkları arasında minimum alma işlemi

gerçekleştirilmektedir. Daha sonra aynı çıkış değerlerine sahip olan aktif kurallar içerisinde en yüksek ağırlığı en büyük olan kural seçilerek sonuca ulaşmaktadır.

2.1.4. Durulastırma İşlemleri

Bu bölümde, çıkarım ünitesinden elde edilen bulanık değerler üzerinde ölçek değişikliği yapılarak, kontrol edilecek sistem için gerekli olan sayısal değerler elde edilmektedir. Denetleyici sisteminde, bu işlem için ağırlık merkezi yöntemi kullanılmaktadır.

$$U = \frac{\sum_{i=1}^n w_i * \mu(w_i)}{\sum_{i=1}^n \mu(w_i)} \quad (4)$$

Burada n kural sayısım, Wi kontrol çıkışımı $\mu(w_i)$ üyelik ağırlıklarını göstermektedir. Elde edilen sayısal değer ara birim devresi ile denetlenecek sisteme uygulanmaktadır.

3. ÖRNEK UYGULAMA

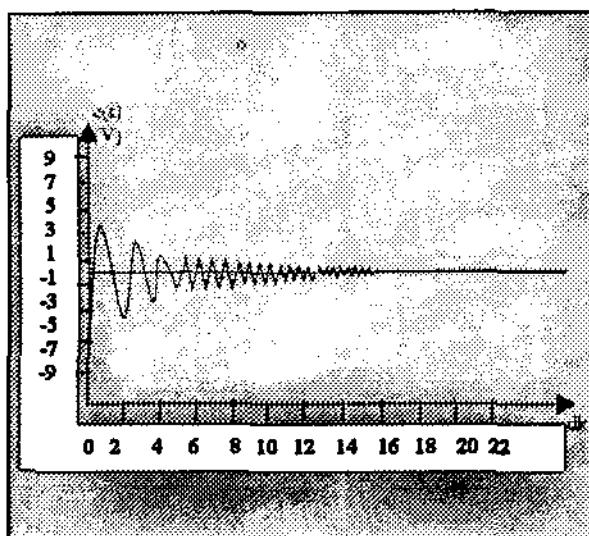
Örnek bir uygulama olarak, bir odanın sıcaklık denetlemesi seçilmiştir olup 3000 W' lik bir ısıtıcı kullanılmıştır. Denetleyicinin giriş değişkenleri olarak iç ortam sıcaklığı, dış ortam sıcaklığı, nem ve hava kalitesi ; çıkış değişkeni olarak da ısıtıcı girdi seçilmiştir. Gönderilen sinyal, triyakın geytinde uygulanarak ortamın ısısı 19 derecede sabit tutulmuştur. Sistemin giriş ve çıkış değişkenlerine ait 7 ayrı bulanık küme tanımlanmıştır. Çıkış ait bulanık küme, singleton bir fonksiyon şeklidir. Denetleyici sistemin çıkışın işlemlerinde max-min metodu, durulastırma işlemlerinde ise ağırlık merkezi metodu kullanılmıştır.

Bir uygulama örneği olarak seçilen bu sisteme, aşağıdaki amaçların gerçekleştirilmesi düşünülmüştür:

- A. Oda soğuk ise, ısıtıcı tam güçte çalıştırılarak oda sıcaklığının normal haline (19 dereceye) getirilmesi gerekmektedir.
- B. Oda çok sıcak ise, ısıtıcı düşük güçte çalıştırılarak oda sıcaklığının normal haline getirilmesi gerekmektedir.

- C. Odadaki nem oranı yüksek ise, ilk önce ıstıcupın tam güçte çalıştırılarak nem oranının düşürülmesi, sonra da sıcaklık düşürülterek oda sıcaklığının normale getirilmesi gerekmektedir.
 D. Hava kirliliği yüksek ise, havalandırma sağları. Bu sırada ısı kaybı, denetleyici sistem vasıtası ile telafi edilmektedir.

Denetim faaliyeti neticesinde sıcaklık hatasının zamana göre değişimi Şekil-6'da verildiği gibi elde edilmiştir. Sıcaklıkta meydana gelen hata sinyalinde 2°C 1V'a karşılık gelecek şekilde düzenlenmiştir.



Şekil-6: Sıcaklık hatasının zamana göre değişimi

4. SONUÇ VE ÖNERİLER

Genel amaçlı bir bulanık mantık denetleyicisinin geliştirildiği bu çalışmada, bulanık mantık denetleyicilerinin hassas bir denetim yaptığı gözlenmiştir. Tasarlanan denetleyicide, bir uygulama örneği olarak bir odanın sıcaklık kontrolü yapılarak oda sıcaklığı 19°C de sabit tutılmıştır.

GA-BMD; çok girişli, tek çıkışlı sistemlerin denetlenmesi için uygun olmaktadır. GA-BMD'nin tasarımda PC kullanımı GA-BMD'nin esnek bir yapı teşkil etmesine sebep olmuştur. Bundan dolayı, GA-BMD deneyel amaçlı bir bulanık mantık denetleyicisi olarak kullanılabilme özelliğine sahiptir. Denetlenecek sistem bilgileri,

GA-BMD'ye bilgilerin klavyeden girilmesi ile tamamlanmıştır. Bu, tasarımcıya değişik tipte bulunan birçok sistemi, özelliklerini tanıtarak rahat bir şekilde denetleme olağanı sağlamaktadır.

KAYNAKLAR

1. Bay Ömer Faruk, Fuzzy control of a field orientation controlled induction motor, Politeknik dergisi, cilt 2, sayı 2, s 1-9,1999
2. NakamoriY, Suzuki K and Yamazaka T, Model predictive control using fuzzy dynamic models, Fuzzy logic state of the art, theory and decision library, series d,volume 12, 1993
3. El-Hawary Mohamed, Electric power applications of fuzzy systems, IEEE press power systems engineering series, The institute of electrical and electronics engineers, Inc.,New York,1998
4. Kaynak M., Süreç denetiminde bulanık mantık, otomasyon dergisi, temmuz-ağustos 1992
5. Kichert W.J.M, Fuzzy theories and decision making, Martinus nijhoff social sciences devision, London,1978
6. Klir G.J and Folger T.A, Fuzzy sets uncertainty and information, University of New York, 1988
7. Pedrycz W., Fuzzy control of fuzzy systems, Reserch studies press LTD Taunton, England, 1989
8. Zadeh L.A., Fuzzy set and aplications, Wiley, Interscience Publication, New York,1987