SRFT ile Frekans Transformasyonunu Kullanarak Band Geçiren Filtre Prototipi Üzerinden Çokluband Filtre Tasarımı

Multiband Filter Design from Bandpass Prototype Filter with using Frequency Transformation via SRFT

Serkan Yıldız¹, Ahmet Aksen¹, Sıddık Binboğa Yarman²

¹ Elektrik-Elektronik Mühendisliği Işık Üniversitesi seryildiz@itu.edu.tr, ahmet.aksen@isikun.edu.tr

² Elektrik-Elektronik Mühendisliği İstanbul Üniversitesi yarman@istanbul.edu.tr

Özet

Cokluband filtre tasarım problemi analitik ve uygulama yönünden ele alınır. Temel amaç Almaç Güç Kazancı (AGK) karakteristiğini frekans bandı üzerinden tanımlamaktır. AGK'nın belli bantlarda yükseltilmesi belli bantlarda bastırılması istenmektedir. Bu çalışmada iyi tanımlanmış analitik teoriyi kullanarak çokluband cevabı üretmek için yeni bir yöntem sunulmuştur. SRFT(Simplified Real Frequency Technique) tabanlı transformatörsüz bir band geçiren devre tasarımı yapılmış ve bu devrenin tanımlanan saçılma polinomları üzerine tek aşamalı bir alçak geçirenden band geçirene frekans dönüşümü uygulanarak çoklu bandda filtre devresi sentezlenebileceği gösterilmiştir. Bu yöntemle bir çift band filtre tasarım örneği sunulmuştur. Bu yapının, alçak geçiren transfer fonksiyonu üzerine içiçe ikikez transformasyon uygulanmasıyla elde edilen çift band filtreye göre birçok avantajı vardır. Bunlar band kenarı keskin geçişlerinin kontrolü, az eleman sayısıyla gerçekleme ve sentezlenen devrenin basit bir dönüştürmeyle ayrık domaine kolay aktarılabilmesi ve parazitik eşlemelerin elimine edilmesidir.

Abstract

Multiband filter design problem includes both analytical and implementation aspects. The main interest is defining a Transducer Power Gain (TPG) function characteristic over frequency bands. It is demanded to suppress or amplify the TPG at certain frequencies. In this study a new method is presented for creating the multiband response with using well defined analytical approach. A transformer-less bandpass filter prototype is synthesized with using well known Simplified Real Frequency Technique (SRFT) and multiband characteristic is derived with applying a basic frequency transformation on the bandpass prototype filter. A double band filter design example is prensented. Descriptive functions of each sections are given in scattering polynomail form. Certain advantages are provided with using this method besides the sequential application of basic low pass to band pass transfromation on a low pass transfer function such as low counts of elements, controlling the filter roll off, easy conversion to distributed domain without probable parasitic couplings.

1. Giriş

Frekans spektrumu GSM. UMTS. WiMAX gibi bircok haberleşme teknolojisi tarafından kullanılmaktadır. Bunun sonucu olarak daha dart bantlı sistemlere ihtiyaç duyulmaktadır [1]. Çoklubandlı sistemler bu ve benzeri teknolojilerin aynı anda kullanıldığı ortak platformlar için önemlidir. Çoklubandda filtre devresi tasarımı bu sistemlerin aynı anda çalıştırılabilmesi için gereklidir. Bunun yanı sıra çokluband filtreler yüksek SNR, düşük kompleksite ve girişim vb. diğer birçok avantaj sunar [2]. Çokluband filtre tasarımı için birçok yöntem sunulmuştur. Bunları sınflandırmak gerekirse ilk sırada transmisyon sıfırları ile tekbant bir sistemin çoklu bandlara bölünmesi gösterilebilir Bu durumda [3]. eleman değerlerinin optimizasyonu zorlaşır ve kompleksite artar. Bunun yanı sıra yüksek frekanslarda bu transmisyon sıfırlarının gerçeklemesi ancak Brune/ Tip C katlarıyla mümkündür bunların ise gerçeklemesi zordur [4]. İkinci bir yöntem çoklu-mod rezonatörleri içerir [5]. Bu yöntem de kompakt çokluband filtre tasarımı için tercih edilebilir fakat bu kompakt yapının rezonans frekanslarını kontrol etmek zordur. Üçüncü bir yöntem birden fazla tekli band filtrenin kombinasyonundan olusan tasarımları icerir [6]. Bu yöntem geçiş bantlarının kontrolü esnekliğini yüksek oranda sağlar. Fakat uygulama açısından bakıldığında, filtrenin kapladığı alan büyüktür ve her zaman ayrık filtre bölümleri arasında girişim olacaktır. Dördüncü bir yöntem çoklu- tabakalı düzlemsel yapıların kullanmasını içerir [7]. Bu yöntemle çokluband filtre karakteristiği elde etmek mümkündür fakat uygulaması pahalı ve tasarımı komplektir. Son olarak transfer foksiyonu tabanlı analitik yaklaşım sayılabilir [8]. Bu yöntem frekans tabanlı transformasyonu icerir ve bircok arastırmacı tarafından ele alınmıştır [9]. Bu yöntemde alışılagelen

vaklasım bir Alçak Geçiren (AG) filtre transfer fonksiyonunun üzerine uygulanan iç içe frekans transformasyonu uygulayarak çoklu band filtre yanıtının üretilmesi şeklindedir. Fakat devrenin gerçeklemesi açısından bakıldığında; örneğin çift band bir tasarım için eleman sayısını dörde katlamak gerekir ve elemanlar arası elektromanyetik etkileşim düşünüldüğünde yöntem içinden çıkılmaz hal alabilir. Bunun yerine eğer ilk başta bir Band Geçiren(BG)devre fonksiyonu ile hareket edildiğinde aynı cift band karakteristige tek bir frekans dönüsümüyle ulaşılabilir. Band geçiren devrenin SRFT [10] ile analitik olarak üretilmesi ve frekans dönüşümünün bu ifade içine aktarılması yöntemisağlambirteorik zemine oturmasını sağlayacaktır.

Bu çalışmada klasik AG'den BG'ye frekans dönüşümünün, SRFT ile üretilen transformatör gerektirmeyen bir band geçiren devreye uygulaması ve çift banda ulaşılması üzerine çalışılmıştır. Böylece çift bandlı bir filtre tasarımın gerçeklemesi önündeki problemler hafifletilmiştir. Ayrıca dağılmış parametreli tasarım düşünüldüğünde ulaşılan yapının

bu uygulama için de daha anlamlı olduğu görülmekter [11]. Çalışmanın ilerleyen bölümleri şu şekildedir; 2. Bölümde transformatör gerektirmeyen band geçiren devrenin kaskadlama yöntemiyle üretilmesi anlatılmıştır. 3. Bölümde önerilen yöntemle çift bandlı filtre devresinin tasarımı anlatılmış, SRFT [12] ve MW Office [13] simülasyon sonuçları verilmiştir. 4. Bölümde çalışmanın sonuçları yorumlanmıştır.

2. Band geçiren Prototip Devrenin Kaskadlama ile Tasarımı

Transformatörsüz BG devre tasarımını, AG ve YG iki devrenin kaskadlamasıyla sentezlenmesinde ilk adım bu iki katın transformatörsüz olarak sentezlenmesidir. Literatürde iyi bilinen saçılma parametreleri tabanlı SRFT yöntemiyle [10] bu yapılabilir. Şekil 1'de verilen kayıpsız iki kapılı devrede sürüş noktası (banck-end) yansıtma katsayısı ve empedans fonksiyonu gösterilmiştir.





Burada p = a + jw bilinen kompleks frekans değişkenini, h(p) katsayıları optimizasyonla belirlenecek rasgele reel polinomu, g(p) kesin Hurwitz reel polinomu, f(p) ise iki kapılı devrenin transmisyon sıfırlarından oluşan tekil polinomdur. Burada amaç $\Gamma_B(p)$ yansıtma katsayısı minimum olacak veya kazanç maksimum olacak şekilde bir optimizasyon rutiniyle h(p) ve g(p) polinom katsayılarını belirlemektir [10].

$$\Gamma_B(p) = \frac{h_n p^n + h_{n-1} p^{n-1} + \dots + h_1 p + h_0}{g_n p^n + g_{n-1} p^{n-1} + \dots + g_1 p + g_0}$$
(1)

Bu polinomlar Feldtkeller kayıpsızlık koşulu denklemini sağlamak zorundadır bu ise g(p)g(-p) = h(p)h(-p) + f(p)f(-p) şeklinde ifade edilir [sıddık hoca kitap]. İki kapılı devrenin transmisyon sıfırlarını içeren f(p) polinomu ise aşağıdaki şekilde tanmlanır;

$$f(p) = p^k \tag{2}$$

Burada *k* DC'deki transmisyon sıfırları sayısını ifade eder. Denklem (1)'deki ilişkiden;

$$G(-p^{2}) = H(-p^{2}) + F(-p^{2})$$
(3)

şekilde *G*,*H*,*F* çift polinomlarıyla ifade edilen diğer bir denklem yazılabilir. AÇK kazanç fonksiyonu bu bağıntıları kullanarak aşağıdaki şekilde ifade edilebilir;

$$T(p) = \frac{F(p)}{G(p)} \tag{4}$$

Transformatörsüz AG filtre tasarımında aşağıdaki adımlar takip edilir;

- *h* polinom katsayıları rasgele olarak girilir.
- DC'de transmisyon sıfırı olmayacağından *k* =0 girilir ve *f* polinomu tanmlanmış olur.
- Çift polinomlar olan *H* ve *F* üretilir.
- *G* polinomu (3)'deki denklemle hesaplanır ve kesin Hurwitz olma koşuluyla g polinomu belirlenir.
- Denklem (4) ile ifade edilen frekansa bağlı kazanç ifadesi üretilir ve belli bir referans *T0* değeriyle karşılaştrılarak bir hata fonksiyonu üretilir.
- Optimizasyon rutini içerisinde *h* polinomunun katsayıları değiştirilir ve yukarıdaki adımlar tekrarlanır, burada amaç belli frekans bandında istenilen kazanç formunu verecek olan *h* ve *g* polinomlarını üretmektir.
- Optimizasyon rutini sonunda transformatörsüz AG sentezini sağlamak için $h_0 = 0$

Transformatörsüz YG filtre tasarımında da yukarıdaki adımlar aynen uygulanır tek fark DC'deki sıfır sayısı k>0 ve

optimizasyon rutini sonunda $h_n = 0$ olarak belirlenir.

Tüm bu tasarım adımları sadece transformatörsüz AG ve YG filtre bloklarının sentezini anlatmaktadır. Fakat asıl amaç olan kaskad BG yapının sentezi bu aşamadan sonra başlar. Transformatörsüz, AG ve YG iki bloğun kaskad bağlanmasıyla elde edilecek olan BG filtre Şekil 2'de görüldüğü gibi olacaktır.



Şekil 2: Band geçiren devrenin kaskad kompozisyonu.

Kayıpsız, resiprok, toplu devre parametreli, iki kapılı kaskad yapının saçılma transfer matrisi T(p) aşağıdaki şekilde tanımlanabilir [14].

$$T(p) = \frac{1}{f(p)} \begin{vmatrix} \mu g(-p) & h(p) \\ \mu h(-p) & g(p) \end{vmatrix}$$
(5)

Burada $\mu = \frac{f(-p)}{f(p)} = \pm 1$ ünimodüler sabittir, g(p), f(p) ve

h(p) ise iki kapılı kaskad yapının Belevitch formdaki saçılma katsayılarını gösteren polinomlardır. T(p) matrisi sırasıyla AG ve YG devrenin saçılma transfer matrisleri olan $T_l(p)$ ve $T_h(p)$ ile ifade edilebilir. T(p) bu iki saçılma transfer matrisinin çarpımına eşittir ve bu $T(p)=T_l(p)T_h(p)$ şeklinde verilebilir. Burada,

$$T_{l}(p) = \frac{1}{f_{l}(p)} \begin{vmatrix} \mu_{l}g_{l}(-p) & h_{l}(p) \\ \mu_{l}h_{l}(-p) & g_{l}(p) \end{vmatrix}$$
(6)

$$T_{h}(p) = \frac{1}{f_{h}(p)} \begin{vmatrix} \mu_{h} g_{h}(-p) & h_{h}(p) \\ \mu_{h} h_{h}(-p) & g_{h}(p) \end{vmatrix}$$
(7)

Bu denklemlerdeki { g_1, f_1, h_1 } ve { g_h, f_h, h_h } polinom setleri de { g, f, h } ile aynı özelliğe sahiptir ve Feldtkeller denklemini sağlamak zorundadır. Bu durmda aşağıdaki denklemler yazılabilir,

$$g(p) = g_{i}(p)g_{h}(p) + \mu h_{i}(-p)h_{h}(p)$$
(8)

$$h(p) = h_l(p)g_h(p) + \mu g_l(-p)g_h(p)$$
(9)

$$f(p) = f_l(p)f_h(p), \quad ve \quad \mu = \mu_l \mu_h \tag{10}$$

Kaskad yapıya ait bu tanımları yaptıktan sonra transformatörsüz BG devrenin tasarım için aşağıdaki adımlar izlenir;

- $f_l = 1$ ve $f_h = p^k$ olarak belirlenir.
- h_l ve h_h polinom katsayıları rasgele girilir.
- Denklem (8-10) kullanılarak BG devreye ait saçılma polinomları elde edilir.
- Bu aşamadan sonra transformatörsüz AG ve YG devresi tasarımındaki adımlar takip edilir. Yani her optimizasyon adımında yeni h_l , h_h , g_l , g_h polinomları elde edilir. Denklem (8-10) kullanılarak BG devreye ait yeni h, g polinomları üretilir.
- Denklem (4) kullanılarak kazanç fonksiyonu istenilen bandda yukarıdaki adımlar kullanılarak optimize edilir.
- Optimizasyon sonunda BG devreyi oluşturan AG ve YG devreye ait *h_l*, *h_h*, *g_l*, *g_h* polinomlarının katsayıları elde edilir. Böylece transformatörsüz BG devre tam analitik olarak tanımlanmış ve sentezlenmiş olur.

2.1. Transformatörsüz BG devre tasarım örneği

Transformatörsüz kaskad BG devre tasarımı için ilk olarak 2. Bölümde anlatılan yöntemi adım adım uygulayarak üretilen sonuçlar verilecektir. Transformatörsüz 6. dereceden AG bir devrenin SRFT ile üretilen AGK karakteristiği Şekil 3'de verilmiştir.



Şekil 3: SRFT ile üretilen AG devrenin kazanç karakteristiği.

Bu devreye ait optimize edilmiş h, g polinom katsayıları aşağdaki gibidir;

Çizelge 1: AG devrenin optimize edilmiş *h*, *g* polinom katsayıları

h_l	0.0 353	0.0 226	0.0 280	0.0 257	0.0 033	0.0 150	0
g_l	0.0	0.2	0.7	1.6	2.3	2.1	1.0
	353	300	702	564	868	849	000

Bu katsaylar kullanılarak SRFT sentez araçlarıyla [12] sentezlenen normalize AG devre Şekil 4'de verilmiştir.



Şekil 4: Sentezlenen transformatörsüz AG normalize devre[12]

Aynı şekilde transformatörsüz 6. Dereceden bir YG devrenin SRFT ile sentezlenen kazancı Şekil 5'de verilmiştir.



Şekil 5: SRFT ile üretilen YG devrenin kazanç karakteristiği.

Bu devreye ait optimize edilmiş h, g polinom katsayıları aşağdaki gibidir;

Çizelge 2: YG devrenin optimize edilmiş *h*, *g* polinom katsayıları

h_h	0	0.0	0.0	0.0	0.0	0.0	0.1
		120	137	297	572	540	031
g_{h}	1.0	2.6	3.4	2.8	1.5	0.5	0.1
Cn	000	154	201	402	794	628	031

Bu katsaylar kullanılarak SRFT sentez araçlarıyla sentezlenen normalize YG devre Şekil 6'de verilmiştir.



Şekil 6: Sentezlenen transformatörsüz YG normalize devre[12]

Bu iki bloğun transformatörsüz sentezlenmesinden sonraki adım kaskad BG devreyi sentezlemektir. 2. Bölümde anlatılan prosedür takip edilerek 6.dereceden bir AG ve 6. Dereceden bir YG devreyle elde edilen BG devrenin kazanç karakteristiği Şekil 7'daki gibidir.



Şekil 7: SRFT ile üretilen BG devrenin kazanç karakteristiği.

Bu devreye ait optimize edilmiş h, g polinom katsayıları aşağdaki gibidir;

Çizelge 3: Kaskad BG devrenin AG ve YG katlarının optimize edilmiş *h*, *g* polinom katsayıları

h_{i}	0.1	0.0	0.4	0.5	0.4	0.8	0
-1	059	927	472	205	834	417	
g_{l}	0.1	0.4	1.2	2.3	2.9	2.5	1
01	059	156	218	037	635	759	
h_{k}	0	0.0	0.1	0.2	0.6	0.1	0.4
n		665	992	322	154	757	318
g_{h}	1	3.1	5.0	5.0	3.5	1.5	0.4
Cn		691	195	794	040	891	318

Bu yaklaşımla farklı kesim frekanslarında ve kazanç düzeyinden BG devreler sentezlenebilir.

3. BG Prototip Üzerinde Çokluband Filtre Tasarımı

AG'den BG'e frekans dönüşümünü içi içe uygulayarak çoklu band empedans uydurma devresi tasarımı iyi bir yöntem olsa da transformasyonun herbir uygulamasında eleman sayısı ikiye katlanmaktadır. Örneğin çift band bir devrenin AG transfer fonskiyonu üzerine ardarda ikikez transformasyon uygulandığında elde edilen devrenin gerçeklemesi zordur. Ayrıca band geçişlerinde esnek bir kontrol imkanı tanımaz. Yukarıda anlatılan yöntemin ışığında elde edilen transformatörsüz bir BG filtre prototipi üzerine AG'den BG'e frekans transformasyonu tek seferde uygulanarak ve istenen bandlarda optimize edilerek çift band filtre örneği Şekil 9'da gösterilmiştir. Burada sözü edilen transformasyon aşağıdaki gibidir.

$$w' = \frac{w_0}{B} \left(\frac{w}{w_0} - \frac{w_0}{w} \right)$$
 (11)

Şekil 7'de üretilen BG kazanç fonksiyonu üzerine bu transformasyon uygulanmıştır. Tranformasyon parametreleri $W_0 = 2.45$ ve B = 2 olarak alınmıştır. Kaskad yapılı sentezlenen devreye denklem (11)' deki dönüşüm uygulandıktan sonra eleman değerleri elde edilirken Şekil 8'ye göre dönüşümler yapılmıştır.



Şekil 8: Eleman değerlerine dönüşümün uygulanması

Burada $L_s = L/B$, $C_s = B/w_0^2 L$ ve $C_p = C/B$, $L_p = B/w_0^2 C$ olarak belirlenir ve kaskad yapılı BG devrede herbir kapasitör paralel rezonatöre ve herbir indüktör seri rezonatöre dönüştürülür. Şekil 9'da görüldüğü gibi çift band kazanc yanıtına tek bir transformasyonla erisilebilmistir.



Şekil 9: SRFT ile üretilen çift band devrenin kazanç karakteristiği.

Çizelge 3'de verilen saçılma devresi polinomlarıyla sentezlenen BG devreye Şekil 8' de verilen dönüşüm

uygulandığında elde edilen devrenin MW Office [13]'de simüle edilmiş hali Şekil 10'da verilmiştir.



Sekil 10: Cift band filtre devresi

 $\begin{array}{l} (Rg{=}50\Omega,C1{=}1,327pF,L2{=}3,18nH,L3{=}8,22nH,C4{=}0,513pF,\\ C5{=}2,13pF,L6{=}1,978nH,L7{=}13,75nH,C8{=}0,307pF,C9{=}2,06pF,\\ L10{=}2,048nH,L11{=}5,22\,nH,C12{=}0,81pF,C13{=}5,21pF,L14{=}0,81nH,\\ C15{=}0,65pF,L16{=}6,52nH,C17{=}2,175pF,L18{=}1,94nH,C19{=}0,74pF,\\ L20{=}5,72nH,L21{=}1,54nH,C22{=}2,74pF,C23{=}0,26pF,L24{=}16,27nH,\\ RL{=}50\Omega) \end{array}$

Şekil 10'da görüldüğü gibi birbiri ardına gelen seri ve paralel LC rezonatör yapıları vardır. Eleman değerleri pratik açıdan gerçeklenebilir boyutlardadır. Bu yapı özellikle mikrotsrip gerçeklemede kolaylık ve performans bakımından avantaj sağlıyacaktır.

Şekil 11'daki devrenin kazanç karakteristiği Şekil 10'da verilmiştir. Görüldüğü gibi SRFT ile verilen sonuçla uyumludur.



Şekil 11: Çift bandlı devrenin MW Office simülasyonunun kazanç karakteristiği [13].

4. Sonuç

Bu çalışmada, çoklu band filtre devresi tasarımı için yeni bir bakış açısı sunulmuştur. Transformatörsüz BG devre tasarımı anlatılmış ve burdan hareketle tasarlanan bir BG filtre devresi üzerine frekans transformasyonunun uygulanmasıyla çift band kazanç karakteristiğine erişilebileceği gösterilmiştir. Böylece devrenin gerçeklenebilirliği açısından daha anlamlı olan bir tasarım sonucuna varılmıştır. Devrenin SRTF ve MW Office simülasyon sonuçları verilmiştir. Arada iyi bir uyum olduğu görülmüştür.

5. Kaynaklar

- [1] Molisch, A. F., Wireless Communications, Wiley Inc., USA, 2010.
- [2] Deslise, J.–J., "What's the Difference between Broadband and Narrowband RF Communications?" Microwaves&RF, Nov. 2014.
- [3] Yıldız, S., Aksen, A., Yarman, S. B., "RFT based multiband matching network design with foster

resonance sections", 2015 9th International Conference on Electrical and Electronics Engineering (ELECO), 2015., 911-915.

- [4] Levy, R. ve Whiteley, I.,"Synthesis of Distributed Elliptic-Function Filters from Lumped-ConstantPrototypes", IEEE Transactions on Microwave Theory and Techniques, Cilt No. 14, 506-517, 1966.
- [5] M. Weng, S. Wu, S. Jhong, Y. Chang, and M. Lee, "A novel compact dual-mode filter using cross-slotted patch resonator for dual-band applications," Proceedings of IEEE/MTT-SInternational Microwave Symposium, 2007, pp. 921–924.
- [6] X. Zhang, Q. Xue, and B. Hu, "Planar tri-band bandpass filter with compactsize,"IEEE Microwave and Wireless Components Letters, vol. 20, no. 5, pp. 262–264, May 2010.
- [7] H. Wu, Y. Chen, and Y. Chen, "Multi-layered dual-band bandpass filter using stub-loaded stepped-impedance and uniform-impedance resonators," IEEE Microwave and Wireless Components Letters, vol. 22, no. 3, pp. 114– 116, March 2012.
- [8] R. J. Cameron, R. Mansour, and C. M. Kudsia, Microwave Filters for Communication Systems: Fundamentals, Design and Applications, Wiley-Interscience, New Jersey, 2007.
- [9] S. Yıldız, A. Aksen, S. B. Yarman, "Multiband Matching Network Design via Transformation based Real Frequency Approach", ISFEE, Romania, 29 June -1 July 2016.
- [10] B. S. Yarman, H. J. Carlin, "A Simplified Real Frequency Technique Applied to Broadband Multistage Microwave Amplifiers", IEEE-MTT, Cilt No. 30, 2216-2222, 1982.
- [11] Johannes A. G. Malherbe, Adam Swiatko, "Modified Chebyshev bandstop filter with transmission zeros at real frequencies", Microwave and Optical Technology Letters, Volume53, Issue1January2011 Pages 177–180.
- [12] Yarman, B. S., (2013, Haziran 25). "High Precision Synthesis of a Richards Immittance via Parametric Approach by BS Yarman [Yazılım] ", Çevrimiçi: www.siddikyarman.com.
- [13] NI AWR Design Environment, (2014, Eylül),
 "Microwave Office [Yazılım]", Çevrimiçi: http://www.awrcorp.com.
- [14] Şengül M., "Synthesis of Resistively Terminated LC Ladder Networks", *Journal of Electrical and Electronics Engineering, IU-JEEE*, Cilt No. 11, 2011, 1407-1412.